# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

09-037281

(43) Date of publication of application: 07.02.1997

(51)Int.CI.

H04N 9/31

H04N 9/73

(21)Application number: 07-181309 (71)Applicant: MATSUSHITA

**ELECTRIC IND CO LTD** 

(22) Date of filing:

18.07.1995 (72)Inventor: NAKADA MASAHIRO

# (54) AUTOMATIC WHITE BALANCE CIRCUIT

(57)Abstract:

PROBLEM TO BE SOLVED: To keep white balance without a secular change by using a photo sensor to directly a light from a CRT and controlling a gain with a microcomputer when initial white balance is changed.

SOLUTION: R, G, B optical outputs being reference signals inserted to an overscanning section are received by photo sensors 10, 11, 12. The optical signal detected by the photo sensors 10, 11, 12 is converted into a voltage and it is given to a microcomputer 2. When the luminance of any of the R, G, B is

decreased due to a secular change, an output voltage from the photo sensors 10, 11, 12 is decreased and an input voltage to the microcomputer 2 is decreased. The microcomputer 2 periodically compares the input voltage with an input voltage at initial adjustment, that Colosy Anologo of SIL

is, a reference voltage and when the input voltage is decreased, the gain of output amplifiers 4, 5, 6 of the R, G, B is controlled so as to increase an output voltage of the reference voltage. Thus, the optical output is increased and the gain is controlled till the input voltage to the microcomputer 2 is equal to the initial reference voltage.

# LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

This page Blank (Uspolo)

(19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平9-37281

ノベノしとしじしし

(43)公開日 平成9年(1997)2月7日

(51) Int.Cl. <sup>8</sup>		識別記号	庁内整理番号	FΙ			技術表示箇所
H04N	9/31			H04N	9/31	E	
	9/73				9/73	· B	

# 審査請求 未請求 請求項の数2 OL (全 5 頁)

(21)出願番号

特願平7-181309

(22)出願日

平成7年(1995)7月18日

(71)出願人 000005821

松下電器産業株式会社

大阪府門真市大字門真1006番地

(72) 発明者 中田 正弘

大阪府門真市大字門真1006番地 松下電器

産業株式会社内

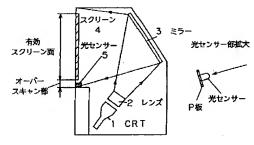
(74)代理人 弁理士 滝本 智之 (外1名)

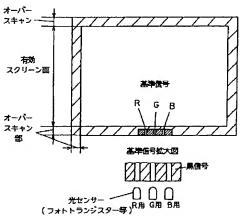
## (54) 【発明の名称】 オートホワイトパランス回路

# (57)【要約】

【目的】 プロジェクションテレビにおいて、CRT蛍光体の劣化、カソードのエミッション低下等によるホワイトバランスの経時変化に対して、常に初期調整時のホワイトバランスを維持することを目的とする。

【構成】 CRT1からの、R、G、Bそれぞれの光出力を、光センサー5で検出して、初期調整値との差をマイコンにて補正する回路構成とする。





10

1

## 【特許請求の範囲】

【請求項1】 CRT蛍光体からのR, G, Bそれぞれの輝度を検出する為にオーバースキャン部に挿入するR, G, Bの基準信号を発生する基準信号発生部と、前記基準信号により初期調整値からの輝度のズレを検出する為にR, G, Bの光センサーを配置した輝度信号検出部と、R, G, Bの入力信号のカソードでの増幅度を制御し、前記輝度信号検出部において、初期のホワイトバランス調整値となるように制御する手段を備えたオートホワイトバランス回路。

【請求項2】 R、G、Bの基準信号をオーバースキャン部に表示する際、3色を時分割で表示するような基準信号発生回路を備えることにより、輝度信号検出部の光センサーを一個にすることを特徴とする請求項1記載のオートホワイトバランス回路。

#### 【発明の詳細な説明】

### [0001]

【産業上の利用分野】本発明は、投射型陰極線管(以下、CRTと記す)を3本使用したプロジェクションテレビの映像出力振幅を制御し、ホワイトバランスの経時 20変化を防ぐ回路に関するものである。

#### [0002]

【従来の技術】従来、ホワイトバランスは、工場で調整された後は再調整されない限り、CRTの蛍光体の発光効率の劣化などの原因により初期の輝度よりも低下する度合いが異なる為に初期調整値の維持が困難である。 又、エミッションの低下をR、G、Bのカソード電流の経時変化で検出し、その電流値を一定に保つホワイトバランス制御回路はあるが、この方法では蛍光体の発光効率の劣化に対しては対応出来ない。

## [0003]

【発明が解決しようとする課題】CRTの蛍光体の発光 効率の劣化は、R,G,BそれぞれのCRTにかかっている単位面積あたりの入力パワーに応じて進行するので、一般的に入力パワーの大きいB,Gと入力パワーの小さいRの発光効率の劣化速度が違うととにより、ホワイトバランスの経時変化が発生する。蛍光体の発光効率の劣化以外でもCRTカソードのエミッションの低下や回路の経時変化によっても同様にホワイトバランスの経時変化が発生する。また、R,G,Bのカソード電流の40経時変化を検出し、その電流値を一定に保つ方法もあるが、との方法は、蛍光体の発光効率の劣化が無い場合は有効であるが、投射型陰極線管の場合は一般的にCRTの単位面積あたりの入力パワーが大い為に電流値を一定に保ってもホワイトバランスの蛍光体の発光効率の劣化による経時変化は防ぐことが出来ない。

【0004】そとで本発明は、オーバースキャン部に挿入されたR、G、Bの基準信号から直接輝度情報を検出し、あらゆる経時変化に対しても常に初期調整のホワイトバランスを維持することを目的としたものである。

[0005]

【課題を解決するための手段】そして、上記目的を達成するために本発明は、CRT蛍光体からのR, G, Bそれぞれの輝度を検出する為にオーバースキャン部に挿入するR, G, Bの基準信号を発生する基準信号発生部と、前記基準信号により初期調整値からの輝度のズレを検出する為にR, G, Bの光センサーを配置した輝度信号検出部と、R, G, Bの入力信号のカソードでの増幅度を制御し、前記輝度信号検出部において、初期のホワイトバランス調整値となるように制御する手段を備える。

#### [0006]

【作用】上記手段により本発明は、CRT蛍光体の発光効率の劣化、カソードのエミッション低下及び回路の経時変化等の原因により、ホワイトバランスが初期調整値より変化が発生した場合、オーバースキャン部に設けられた光センサーにより、R.G、Bそれぞれの輝度変化量を検出し、その検出値をカソードでの入力信号増幅度を制御する回路にフィードバックし、各CRTのドライブ電流を、前記光センサー部において初期調整値と同一になるように制御することにより、ホワイトバランスの経時変化を自動的に補正するものである。

## [0007]

#### 【実施例】

30

(実施例1)以下、本発明の第1のの実施例を示すオートホワイトバランス回路を図面を参照して説明する。 【0008】図1は、本発明の実施例1を示す一般的なプロジェクションテレビの構造を説明する概念図である。

【0009】図1において、CRT1からの映像信号はレンズ2で拡大され、さらにミラー3にて折り返されスクリーン4を透過して結像する。有効スクリーン面に対し、5から10パーセントのオーバースキャンをしていて、その部分は視聴者からは見えないような構造となっているので、ことにCRTからの輝度信号を検出する目的の光センサー5を配置する。ここでは光センサー5として、フォトトランジスタを用いているが、フォトダイオードなどの光センサーを使用してもよい。

【0010】また、輝度信号を正確に検出するためには、本来の映像信号と区別する必要があるので、図1のように黒信号の中にR,G,Bそれぞれの輝度基準信号を入れて区別し誤動作を防止している。フォトトランジスタはR,G,Bの輝度基準信号のピッチと同一に配置し光に対しての感度を上げている。

【0011】図2は本発明の一実施例を示すオートホワイトバランス回路のブロック図である。通常の信号は、信号切換回路1にて、基準信号との切換えを行い、R、G、Bの出力アンプ4、5、6を通ってCRT7、8、9に加えられる。一方、マイコン2からの光検出用の基50 準信号は、信号切換回路1に入り、図1のように予め定

3

められた水平、垂直期間のみ、入力信号のオーバースキ ャン部分で、基準信号側に切換えられる事により、通常 の入力信号に基準信号を合成されている。又、このオー バースキャン部に挿入された基準信号のR,G,B夫々 の光出力は、光センサー10,11,12にて受光され る。光センサー10、11、12にて検出された光信号 は、電圧値に変換されマイコン2に入力される。初期調 整時の入力電圧は、比較用としてあらかじめマイコン2 に記憶させておき、さらに電源がOFFになった時でも その内容が消えないようにEEPROM3にその値を書 10 き込んでいる。

【 0 0 1 2 】 経時変化にて、R, G, Bいずれかの輝度 が低下した場合は、光センサー10,11,12からの 出力電圧が低下する事になり、マイコン2への入力電圧 も下がる。マイコン2は定期的に入力電圧と初期調整時 の入力電圧、つまり基準電圧とを比較していて、入力電 圧が低下した場合は、基準信号の出力電圧を上げるよう にR. G. Bの出力アンプ4、5、6のゲインをコント ロールする。出力アンプのゲインが上がることにより、 光出力が増し、マイコン2への入力電圧が初期の基準電 20 圧と同一になるまでゲインをコントロールする。出力ア ンプ4,5,6は基準信号と通常の入力信号とを合成さ れた後にあるので、有効スクリーン面のホワイトバラン スも常に初期調整値に保たれる事になる。

【0013】(実施例2)図3は本発明の第2の実施例 を示す。回路の動作は図2に示すものと同様であるが第 1の実施例では、光検出部10, 11, 12と3回路あ るが、本実施例では、この光検出部13は1回路のみで ある。マイコン14からの基準信号出力R、G、Bを時 分割で出力することにより、基準信号も第1の実施例と 30 12 B用光検出フォトトランジスタ ことなり、R, G, B共通にして簡素化が出来る。Rの 基準信号を出力している時は、Rのみの処理を行い、そ

れが完了した後で、次にG、同様にBの処理を行うよう なマイコン14の仕様にしている。

#### [0014]

【発明の効果】以上の説明から明らかなように、本発明 のオートホワイトバランス回路は、CRTの蛍光体の発 光効率の劣化、カソードエミッションの低下及び回路の 経時変化等により、初期のホワイトバランスから変化が あった場合に、CRTからの光を直接、光センサーにて 検出し、マイコンでの制御を用いることにより、経時変 化の無いホワイトバランスが維持できる。

#### 【図面の簡単な説明】

【図1】本発明の第1の実施例を示すオートホワイトバ ランス回路の概念図

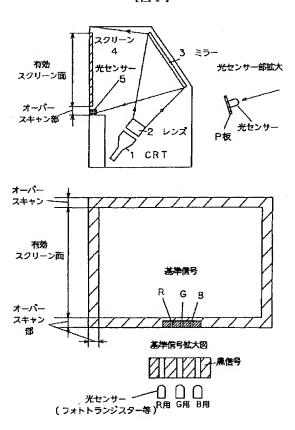
【図2】本発明の一実施例を示すオートホワイトバラン ス回路のブロック図

【図3】本発明の第1の実施例を示すオートホワイトバ ランス回路の概念図

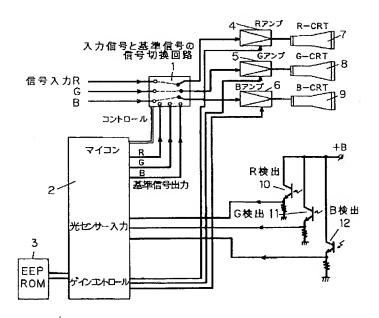
## 【符号の説明】

- 1 入力信号と基準信号の切換回路
- 2 ホワイトバランス制御マイコン
  - 3 EEPROM
  - 4 R用アンプ
  - 5 G用アンプ
  - 6 B用アンプ
  - 7 R用CRT
  - 8 G用CRT
  - 9 B用CRT
  - 10 R用光検出フォトトランジスタ
  - 11 G用光検出フォトトランジスタ
- - 13 R.G. B用光検出フォトトランジスタ
  - 14 ホワイトバランス制御マイコン

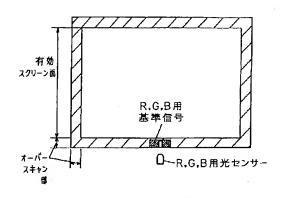
【図1】

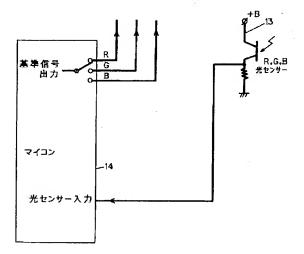


【図2】



【図3】





This page Blank (USDIO)